PATENT ABSTRACTS OF JAPAN

(11)Publication number:

03-207274

(43)Date of publication of application: 10.09.1991

(51)Int.CI.

HO2M 7/48 GO1R 31/00 HO2M 7/06

(21)Application number: 02-000426

(71)Applicant: HITACHI LTD

HITACHI KEIYO ENG CO LTD

(22)Date of filing:

08.01.1990

(72)Inventor: MAT

MATSUMOTO OSAMU HATTORI MOTONOBU

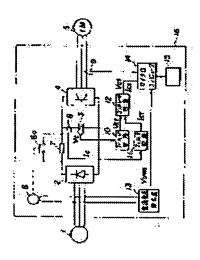
TAMADA KATSUHIRO

(54) DETECTOR FOR ABNORMALITY OF INVERTER DEVICE

(57) Abstract:

PURPOSE: To enable the self diagnosis of the contents of abnormality by collating the voltage change on the input side of a forward conversion part with the voltage change on the output side so as to analyze them.

CONSTITUTION: A microcomputer 14 takes in the on-off signals VCS and ICS outputted from a comparator circuit 12 and the on-off signals VUWS outputted from a power source voltage detector 13, respectively, and executes operation according to a specified process program stored in advance so as to do judgment. That is, it performs comparison and analysis between the voltage change on the input side of a forward conversion part and the voltage change on the output side, and diagnoses the contents of abnormality by itself, and outputs the results to an alarm device 15 and performs specified alarm indication.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

⑲ 日本国特許庁(JP)

⑪特許出願公開

⑫ 公 開 特 許 公 報 (A) 平3-207274

@Int. Cl. 5

識別記号

庁内整理番号

❸公開 平成3年(1991)9月10日

7/48 31/00 H 02 M G 01 R H 02 M 7/06 ·Z 8730-5H

7905 — 2 G 7154 — 5 H Н

> 審査請求 未請求 請求項の数 2 (全6頁)

69発明の名称

包出

インバータ装置の異常検出装置

②特 願 平2-426

修

23出 顧 平2(1990)1月8日

⑫発 明者 松 本 千葉県習志野市東習志野7丁目1番1号 株式会社日立製 作所習志野工場内

饱発 明 老 服 部 元 信 千葉県習志野市東習志野7丁目1番1号 株式会社日立製 作所習志野工場内

(2)発 明 者 玉 H 幐 引.

千葉県習志野市東習志野7丁目1番1号 日立京葉エンジ

ニアリング株式会社内

②出 顖 人 株式会社日立製作所 願

日立京葉エンジニアリ

ング株式会社 個代 理 人 弁理士 武 顕次郎 東京都千代田区神田駿河台4丁目6番地 千葉県習志野市東習志野7丁目1番1号

1. 発明の名称

インバータ装置の異常検出装置

- 2. 特許請求の範囲
 - 1. 入力された多相交流を直流に変換する順変換 部と、この順変換部から出力される直流を多相 交流に変換して出力する逆変換部とを備えたイ ンパータ装置において、上記順変換部の入力側 での電圧変化と出力側での電圧変化を比較解析 する演算処理手段を設け、該演算処理手段によ る上記比較解析結果により、上記インバータ装 置の入力側での異常内容の自己診断を行なうよ うに様成したことを特徴とするインパータ装置 の異常検出装置。
- 2. 入力された多相交流を直流に変換する順変換 部と、この順変換部から出力される直流電力を 多相交流に変換して出力する逆変換部とを備え たインパータ装置において、上記順変換部の直 **遊側の端子電圧及び端子電流の少なくとも一方** に含まれるリップル成分を検出する手段と、検

出したリップル成分の周期を算定する手段と、 上記リップル成分の周期が予め定められている 所定値を越えたとき警報信号を発生する手段と、 この警報信号に応じてインバータ装置の運転停 止制御及び出力低減制御の少なくとも一方を実 行する手段とを設けたことを特徴とするインバ ータ装置の異常検出装置。

3. 発明の詳細な説明

[産業上の利用分野]

本祭明は、誘導電動機の可変液電転などに使用 されるインバータ装置に係り、特に順変換部の直 硫側に平滑用コンデンサを備えた電圧形インバー タ装置に好適なインバータ装置の異常検出装置に 関する。

(従来の技術)

インバータ装置、特に電圧形インバータ装置で は、その直流部に平滑用コンデンサを有するため、 順変換部を含むインバータ装置の入力側に電源欠 相異常などの軽微な異常が発生したときでも、と にかく動作が可能であり、このため、上記した軽

微な異常が発生した状態でも、そのまま運転が継続されてしまい、突入電流抑制用の抵抗器の無損や、最終的には過食荷によるさらに重大な異常にまで移行してしまう慣れを生じる。

そこで、従来は、特開昭61-293118号 公領に開示されているように、インバータ装置の 順変換部と逆変換部の間に挿入されている突入電 流抑制用の抵抗器に温度リレーを設け、このリレーの動作により所定の保護動作を行なう方法や、 特開昭62-107633号公報に開示のように、 突入電流抑制用の抵抗器を定常運転時に短絡する ための電磁接触器の励磁コイルを、多相交流入力の所定の相間に接続することにより欠相保護が得られるようにした方法などが採用されていた。

[発明が解決しょうとする課題]

上記従来技術は、異常発生原因の究明について 配慮がされておらず、インパータ装置は保護され るものの、その後での原因追及が困難で、その解 明に多大の時間が取られてしまうという問題があ った。

上になったとき、インパータ装置の運転を停止するか、その出力を低減させて運転を継続させるか する手段を設けたものである。

〔作用〕

インバータ装置の頂変機即の入力側の電圧変化 と出力傾での電圧変化とは、この順変換部の機能 により所定の関係にある。従って、これらの関係 を、両者の突合せにより解析してやれば、異常が 発生したことと、その異常の内容を分析して特定 することができ、原因解明が可能になる。

また、電源に欠相を生じると、リップル成分の 周期に変化が表われ、異常が検出できる。そこで、 このときのインバータ装置の負荷の大きさが、欠 相状態でも運転の継続が可能なときには、インバ ータ装置の出力を所定値に低く抑えた状態で運転 を継続させ、そうでないときにはインバータ装置 の運転を停止させて保護を行なうのである。

[実施例]

以下、本発明によるインバータ装置の異常検出 装置について、図示の実施例により詳細に説明す また、従来技術では、その保護動作の対象となる異常内容について配慮がされておらず、保護動作の適用範囲に問題があった。

本発明の目的は、インバータ装置での異常発生に際して、その異常の内容の自己診断が可能なインバータ装置の異常検出装置を提供することにあ

本発明の他の目的は、インバータ装置の異常発, 生を検出して自動的にその遅転を停止したり、出力を低減させた上で運転を継続させたりすること ができるようにしたインバータ装置の異常検出装 便を提供することにある。

[課題を解決するための手段]

上記目的を連成するため、インバータ装置の順 変換部の入力側の電圧変化と出力側での電圧変化 とを突合せ、解析する演算処理手段を設けたもの である。

また、上記他の目的を達成するため、インパー タ装置の順変換部の出力電圧に含まれるリップル 成分を検出し、このリップル成分の周期が所定以

٥,

第1 図は本発明の一実施例で、図において、1 は交流電源、2 は順変換部、3 は平滑用のコンデ ンサ、4 は逆変換部、5 は負荷となる誘導電動機、 6 は電磁接触器、7 は突入電流抑制用の抵抗器、 8、9 は電流検出器、1 0、11 はフイルタ回路、 1 2 はコンパレータ回路、1 3 は電源電圧検出器、 1 4 はマイクロコンピュータ、1 5 は警報装置で ある。なお、1 6 はインパータ装置全体を表わす。

交流電源1から供給された3相交流電力は順変 換部2で整流されて直流に変換され、コンデンサ 3に充電される。そして、このコンデンサ3に充 電されることにより平滑化された直流電圧が逆変 換部4により、所定の電圧と所定の周波数の3相 交流に変換され、誘導電動機5に供給されること により、この誘導電動機5を任意の回転速度で運 転することができる。

電磁接触器6は遅延動作するもので、電源投入 後、所定時間経過してから接点6点を閉成動作させ、紙抗器7を短絡する。従って、電源投入時で

特開平3-207274(3)

のコンデンサ3の充電電流は、この抵抗器7によって所定値に抑えられ、突入電流の抑制動作が得られる。

コンパレータ回路12はフイルタ回路10を介して、コンデンサ3の端子電圧Vcに含まれているリップル成分Vcrを取り込み。それを所定のレベルで2値化してオン・オフ信号Vcsに変換する働きをする。なお、これに代えて電流検出器3を用い、コンデンサ3の電流1cを取り出し、この電流1cに含まれるリップル成分1crをフイルタ回路11により取り出し、オン・オフ信号 Icsに変換して出力するようにしても良い。

電源電圧検出器13は、インパータ装置16に 供給されている3相交流の相間電圧を検出してマ イクロコンピュータ14に入力する働きをするも ので、詳細には、U相とW相の相間電圧Vuwの正 極性部分と負極性部分でそれぞれレベルが"1" と"0"になるオン・オフ信号Vuws を発生する 働きをする。

マイクロコンピュータ14は所定のプログラム

公知のインバータ装置と同じなので、説明は省略する。 まず、コンデンサ3の増子電圧Vcについてみると、これはインバータ装置16が動作中は順変 換部2の出力により充電されているから、交流電

銀1の3相交流電圧のピーク値脈動で定まる周期

をもち、電流検出器9を介して取り込んだ出力電

流や、その他、図示してない各種のデータを取り

込み、逆変換部4の制御と、その他、後述する各

次に、この実施例の動作について説明する。

の駆動制御についての一般的な動作については、

なお、インパータ装置16による誘導電動機5

種の制御に必要な処理を実行する。

のリップルをもって現われる。

そこで、いま、交流電源1からの電力供給に異常がなく、かつ、順変換部2にも異常がない場合には、このコンデンサ3の端子電圧Vcは、第2図(a)に示すように、一定の周期で変動する電圧となり、この結果、フイルタ回路10の出力に得られるリップル成分Vcrも、端子電圧Vcに対応

して第2図(a)に示すように周期的に変化し、従って、コンパレータ回路12の出力であるオン・オフ信号Vcsも、このリップル成分Vcrと阿様に、第2図(a)に示すように周期的に変化している。

そこで、いま、このオン・オフ信号 V csのバルス 周期 Δ t についてみると、これは、交流電源 1 からの電力供給に異常がなく、かつ、順変換部 2 にも異常がない場合には、次式のように、交流電源 1 から供給されている交流電力の相数 P と、 房波数 f により定まる β 期 Δ T に等 しくなる。

$$\Delta T = 1 / (2 P \cdot f) \qquad \cdots \cdots (1)$$

つまり、インパータ装置の入力側に異常がなく、 正常に動作しているときには、

$\Delta t = \Delta T$

となる.

しかして、いま、交流電源1から供給されている交流電力に欠相が現われたり、顔変換部2に異常が発生したなどのインバータ装置の入力側に異常が現われたとすると、コンデンサ3に対する顧変換節2からの正常な充電状態が保たれなくなる

ので、端子電圧Vcとリップル成分Vcr、それにオン・オフ信号Vcsは、それぞれ第2図(b)に示すようになり、オン・オフ信号Vcsの周期 Δtに対する上記(1)式の関係も、図示のように崩れて周期性を失い、オン・オフ信号Vcsのパルス周期に、正常時での周期 Δtよりも大きな周期 Δt が現われるようになる。

また、このことは、電流検出器 8 で検出したコンデンサ3の電子電流についても同様で、コンデンサ3の電流 I c と、この電流 I c に含まれるリップル成分 I cr、それにオン・オフ信号 I csの状態はそれぞれ正常時には第3 図(a)に示すようになり、インバータ装度の入力側での異常時には、同じく第3 図(b)に示すようになり、正常時でのオン・オフ信号 I csのパルス周期 Δ t と、異常時でのオン・オフ信号 I csのパルス周期 Δ t ・とに差異が現われることになる。

そこで、マイクロコンピュータ14は所定のプログラムによる処理を実行し、コンパレータ回路 12からオン・オフ信号Vcs、或いはオン・オフ 信号 I c6の少なくとも一方を取り込み、その周期 Διを逐次測定監視し、インパータ装置の入力側 での異常検出を行なうのである。

第4図は、このときのマイクロコンピュータ14による処理内容を示すフローチャートで、ステップ101では、毎回、上記パルス周期ム t の計 湖を行ない、続くステップ102の処理で、これを上記(1)式から定まるパルス周期ム T と比較し、次式が満足しているか否かを調べる。なお、次式で、n は判定に所定の許容範囲を与えるための定数である。

$\Delta t \leq \Delta T + \alpha$

そして、結果がN、つまり否定と判断されたと きには更にステップ103とステップ104の各 処理を実行し、まず、ステップ103の処理とし て所定の警報信号を出力し、警報装置15(第1 図)を動作させ、所定の警報表示がなされるよう にし、続いてステップ104の処理としてインバータ装置16の出力を所定値以下に低減抑制する 処理、或いはその運転を停止させる処理の何れか

合が考えられるが、このように負荷が軽い場合に は、そのまま運転を離続しても更なる異常への移 行の虞れはないから、特に問題はない。

次に、本発明の他の実施例について説明する。 上記したインバータ装置の入力側の異常につい て、第5図を参照して考察すると、以下の意様に 分類できる。

- a. 交流電額1から供給されている3相交流の U相、V相、W相のいずれかの欠相。
- b. 願変換部2を構成している6個のダイオー ドDu、Dv、Dw、Dx、Dv、Dzの少なくと も1個の開放故障。
- c. 上記 a の異常と b の異常の複合発生。

なお、このような異常の発生原因としては、接 統線路や素子内での断線発生のほか、製造時や補 修時での結線誤り、接続忘れなども考えられる。

そこで、本発明の一実施例では、これらの異常 を分析し分類分けして検出し、自己診断ができる ようになっている。

まず、第6図は、交流電源1から供給されてい

を実行して、このフローチャートによる処理を終 アさせる。

一方、ステップ102での判断結果がY、つまり肯定となった場合には、インパータ装置の入力 側に異常がなく、正常に動作していることになる ので、そのまま処理を終了するのである。

従って、この実施例によれば、交流電調1の欠相や、順変換部2の故障などのインパータ装置の 入力側の異常を、常に確実に検出することが出来、 その結果として得られる異常警報信号によりイン パータ装置の運転を停止させたり、その出力を所 定値以下に低減させて運転を離聴させたりする制 御が可能になり、さらに深刻な異常への移行を充 分に防止することができる。

なお、この実施例では、インパータ装置16が 極めて軽気荷状態で運転されているとき、すなわ ち、この場合は誘導電動機5が要求している電力 が定格よりもかなり少なかったときには、インパ ータ装置の入力側に異常が発生してもリップル成 分Vcr や I cr のレベルが低くて検出できない禍

る3相交流の相間電圧Vuw、Vvu、Vwv の彼形 と、電源電圧検出器13から出力されるオン・オ フ信号Vursと、コンパレータ回路12から出力 されるオン・オフ信号Vcs、 Icsとを示したタイ ミングチャートであるが、これに、順変換部2を 機成している6個のダイオードDu、 Dv、 Dw、 D_x 、 D_τ 、 D_z の、それぞれの導通状態と非導通 状態とを○と×とで表わした状態図を付加したも ので、これから明らかなように、インパータ袋置 の入力側が正常な状態にあるときには、交流電源 1から供給されている3相交流電力の周波数をか ら定まる 1 サイクルの周期 7 内には、上配したり ップル成分によるオン・オフ信号 Vcs、·Icsが 8 個現われる。しかして、異常が発生したときには、 上記したように、このオン・オフ信号Vcs、Ics に欠如を生じる。

そこで、次に、これら6個のオン・オフ信号Vcs、Icsに、上記した、U相とW相の相間電圧Vvwの正極性部分と負極性部分でそれぞれレベルが
"1"と"0"になるオン・オフ信号Vvxsとの

特開平3-207274(5)

関係に応じて、図示のように、順番に番号①~⑧ を付してみる。

そうすると、異常時で、これら①~⑤のオン・オフ信号 V cs、 I cs に欠如が現われたとき、それが①~⑥のいづれの信号であるかにより、異常の内容が、上記した危機の何れであるかを知ることができる。

例えば、いま、①と②のオン・オフ信号 V cs、I cs に欠如が現われたとすると、第6 図の下側に示してあるダイオードの状態表から、顧変換器 2 内のダイオードD。に開放故障が発生したと知ることができ、次に、①、②、④、それに⑤の4 個のオン・オフ信号 V cs、I cs に欠如が現われたとすると、このときにはU相に欠相が発生したことと知ることができるのである。

そこで、マイクロコンピュータ14は、上記した各種の信号、すなわち、コンパレータ回路12から出力されるオン・オフ信号Vcs、Icsと、電源電圧検出器13から出力されるオン・オフ信号Vcs。とをそれぞれ取り込み、予め格納してある

第1図は本発明によるインバータ装置のの一実 施例を示すブロック図、第2図及び第3図は動作 説明用の波形図、第4図は本発明の一実施例の動作を説明するフローチャート、第5図は本発明の 一実施例における入力側の回路図、第6図は本発 明の他の一実施例の動作を説明するタイミングチャートである。

1……交流電源、2……順変換部、3……平滑用のコンデンサ、4……逆変換部、5……誘導電助機、6……電磁接触器、7……突入電流抑制用の抵抗器、8、9……電流検出器、10、11……フイルタ回路、12……コンパレータ回路、13……電源電圧検出器、14……マイクロコンピュータ、15……警視装置、16……インバータ装置全体。

代理人 井理士 武 票水即

所定の処理プログラムにしたがった浪算処理を実行し、第6四で説明した判断処理、すなわち、関 変換部の入力側での電圧変化と出力側での電圧変 化の比較解析処理を行ない、異常内容を自己診断 し、その結果を整報装置15に出力して所定の警 報表示がなされるように構成してある。

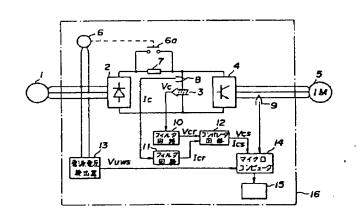
従って、この実施例によれば、異常発生に際して、それが警報され、インパータ装置の運転停止や所定の出力低減のもとでの運転継続などの異常対策が自動的に得られるとともに、異常内容の自己診断結果が与えられるので、的確な異常対策を容易に施すことができる。

(発明の効果)

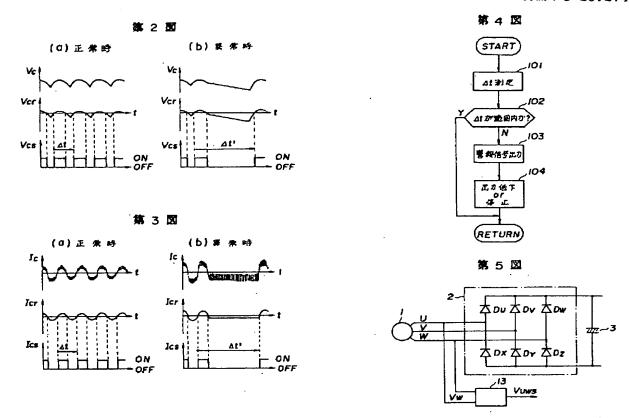
本発明によれば、インバータ装置が通常備えている、制御用のマイクロコンピュータに、簡単な処理機能を付加するだけで、常に確実に異常検出と自己診断が可能になるから、ローコストで信頼性の高いインバータ装置を容易に提供することができる。

4. 図面の簡単な説明

第 1 図



持開平3-207274(6)



第 6 図

